



Ministerul Educației al Republicii Moldova
Centrul de Excelență în Energetică și Electronică

„Aprobat”
Directorul Centrului de Excelență în
Energetică și Electronică,
Vrînceanu
2017

Curriculumul disciplinar
F.05.O.014 Circuite analogice și digitale

Specialitatea: 71480 Tehnologii și rețele de telecomunicații

Calificarea: Tehnician rețele de telecomunicații

Chișinău 2017

Curriculumul a fost elaborat în cadrul Proiectului *EuropeAid/133700/C/SER/MD/12*
"Asistență tehnică pentru domeniul învățământ și formare profesională
în Republica Moldova",
implementat cu suportul financiar al Uniunii Europene



Autori:

Maria Hanganov, cadru didactic, grad didactic II, Centrul de Excelență în Energetică și Electronică

Olga ZINOVEI, cadru didactic, grad didactic I, Centrul de Excelență în Energetică și Electronică

Aprobat de:

Consiliul metodic științific al Centrului de Excelență în Energetică și Electronică

Director

Vasile VRÎNCEANU



17 Aprilie 2017

Recenzenți:

1. Alexandru COREȚCHI, Director S.R.L. „NET IT PULS”
2. Sergiu GAUGAȘ, Vice Director S.R.L. „STARNET”

Adresa Curriculumului în Internet:

Portalul național al învățământului profesional tehnic

<http://www.ipt.md/ro/produse-educationale>.

Cuprins

I. Preliminarii.....	4
II. Motivația, utilitatea disciplinei pentru dezvoltarea profesională.....	4
III. Competențele profesionale specifice disciplinei.....	5
IV. Administrarea disciplinei	5
V. Unitățile de învățare	6
VI. Repartizarea orientativă a orelor pe unități de învățare	9
VII. Studiu individual ghidat de profesor	9
VIII. Lucrările de laborator/practice recomandate.....	11
IX. Sugestii metodologice	11
X. Sugestii de evaluare a competențelor profesionale	12
XI. Resursele necesare pentru desfășurarea procesului de studii	12
XII. Resursele didactice recomandate elevilor	13

I. Preliminarii

Curriculumul disciplinar la unitatea de curs **F.05.O.014 Circuite analogice și digitale** este realizat în conformitate cu planul de învățământ, aprobat de Ministerul Educației, număr de înregistrare Nr. SC-18/16 din 05 iulie 2016, pentru formarea profesională la calificarea Tehnician rețele de telecomunicații, la specialitatea 74180 Tehnologii și rețele de Telecomunicații, termenul de studii 4 ani.

Scopul studierii acestei unități de curs constă în asimilarea cunoștințelor și formarea abilităților pentru cunoașterea fenomenelor electrice și magnetice din punct de vedere al aplicațiilor tehnice, a metodelor de calcul ale circuitelor analogice și digitale, rezolvarea problemelor cu caracter practic, explorarea și experimentarea dirijată a circuitelor analogice și digitale, acumularea deprinderilor practice de montaj a circuitelor.

Unitatea de curs Circuite analogice și digitale se bazează pe cunoștințele acumulate la fizică, matematică precum și unele componente fundamentale a programului de formare profesională cum ar fi:

- F.01.O.009 Materiale și componente pasive
- F.03.O.011 Electrotehnica
- F.03.O.012 Măsurări electrice și electronice
- F.04.O.013 Dispozitive electronice.

II. Motivația, utilitatea modulului pentru dezvoltarea profesională

Curriculumul pentru unitatea de curs Circuite analogice și digitale reprezintă documentul normativ de bază care descrie condițiile învățării și performanțele ce trebuie atinse la disciplină, exprimate în competențe, conținuturi și activități de învățare.

Disciplina Circuite analogice și digitale are drept scop însușirea cunoștințelor privind clasificarea, marcarea, construcția și funcționarea, precum și parametrii de bază ale circuitelor integrate utilizate în echipamente hardware ale tehnicii de calcul, unde se va pune accentul la următoarele aspecte:

- Instruirea corectă în folosirea cu exactitate a principalelor noțiuni, concepte, legități și principii care stau la baza acestui curs;
- Însușirea principalelor cunoștințe referitoare la principiul de funcționare a circuitelor integrate, modul lor de utilizare în aparatajul și echipamentului hardware;
- Formarea capacităților de a aplica cunoștințele dobândite în acest curs la situații reale.

Studierea disciplinei în cauză are un rol important în formarea competențelor profesionale, impactul pe care îl va avea însușirea disciplinei este foarte mare în crearea condițiilor de studiere a următoarelor discipline prevăzute de planul de învățământ și în dezvoltarea unei cariere profesionale de succes.

III. Competențele profesionale specifice disciplinei

- CS1. Cunoașterea standardelor cu referire la modul de asamblare a circuitelor, termenilor și simbolurilor specifice, a normelor de reprezentare a circuitelor integrate;
- CS2. Identificarea circuitelor analogice și digitale;
- CS3. Verificarea montajelor cu circuite analogice și digitale;
- CS4. Implementarea circuitelor analogice și digitale în aplicații;
- CS5. Explicarea funcționării circuitelor analogice și digitale;
- CS6. Interpretarea rezultatelor obținute.

IV. Administrarea disciplinei

Semestrul	Numărul de ore				Modalitatea de evaluare	Numărul de credite
	Total	Contact direct		Lucrul individual		
		Prelegeri	Practică/ Seminar			
V	120	40	20	60	examen	4

V. Unitățile de învățare

Unități de competență	Unități de conținut
1. Circuite analogice	
<p><i>UC1.</i> Identificarea circuitelor analogice;</p> <ul style="list-style-type: none"> - Schemotehnica amplificatoarelor de curent continuu și alternativ; 	<p>1.1 Amplificatoare operaționale</p> <ul style="list-style-type: none"> - Parametrii și caracteristicile de bază ale amplificatoarelor operaționale. - Seriile de circuite utilizate. - Marcarea circuitelor integrate. - Modalitățile de conexiune a amplificatorului operațional. - Aplicațiile amplificatorului operațional. <p>1.2 Amplificatoare de putere</p> <ul style="list-style-type: none"> - parametri de bază a microcircuitului analizat; - schema electrică și de conexiune.
2. Bazele algebrei logice	
<p><i>UC2.</i> Identificarea formelor de reprezentare a funcțiilor logice:</p> <ul style="list-style-type: none"> – Utilizarea funcțiilor logice în aplicații electronice. – Definirea funcțiilor logice prin tabele și formule. – Reprezentarea funcțiilor logice prin tabele, diagrame de timp, forme canonice. – Obținerea formelor canonice conjunctive a funcțiilor logice. – Obținerea formelor canonice disjunctive a funcțiilor logice. – Operarea cu proprietățile algebrei logice în vederea minimizării funcțiilor logice. – Minimizarea funcțiilor logice prin metoda diagramei Karnaugh în vederea realizării unui circuit 	<p>2.1 Funcții logice elementare.</p> <p>2.2 Legile algebrei logice.</p> <p>2.3 Formele de reprezentare a funcțiilor logice.</p> <p>2.4 Minimizarea funcțiilor logice pe cale analitică.</p> <p>2.5 Minimizarea funcțiilor logice cu ajutorul diagramei Karnaugh.</p>
3. Circuite logice combinaționale	
<p><i>UC3.</i> Implementarea circuitelor logice combinaționale cu porți logice:</p> <ul style="list-style-type: none"> - Identificarea porților logice pe baza tabelor de adevăr - Implementarea funcțiilor logice cu porți logice. - Selectarea circuitelor digitale din 	<p>3.1 Sinteza circuitelor logice cu o singură ieșire.</p> <p>3.2 Sinteza circuitelor logice cu cu porți logice ȘI-NU.</p> <p>3.3 Sinteza circuitelor logice cu cu porți logice SAU-NU.</p>

Unități de competență	Unități de conținut
<p>familiiile logice TTL și CMOS în conformitate cu documentația tehnică.</p> <ul style="list-style-type: none"> - Identificarea pinilor circuitelor integrate digitale utilizând cataloage de componente în vederea realizării circuitelor logice. - Selectarea circuitelor integrate digitale în sinteza circuitelor logice combinaționale (CLC). - Realizarea CLC cu ajutorul circuitelor integrate digitale - Identificarea defectelor CLC cu ajutorul aparatelor de măsură și control și a tabelelor de adevăr. - Remedierea defectelor în CLC 	<p>3.4 Sinteza codificatorului. 3.5 Sinteza decodificatorului. 3.6 Sinteza multiplexorului. 3.7 Sinteza demultiplexorului. 3.8 Sinteza comparatorului numeric. 3.9 Sinteza sumatorului.</p>
4. Circuite logice secvențiale	
<p><i>UC4.</i> Implementarea circuitelor logice secvențiale (CLS) cu circuite integrate digitale:</p> <ul style="list-style-type: none"> - Identificarea principiului de funcționare a circuitelor integrate. - Interpretarea datelor de catalog pentru circuite digitale secvențiale. - Descrierea tipului de intrări și ieșiri. - Determinarea tabelului de stare. 	<p>4.1 Sinteza bistabilului de tip R-S și D. 4.2 Sinteza bistabilului de tip J-K și T. 4.3 Analiza bistabilelor cu structură MASTERSLAVE: <ul style="list-style-type: none"> - bistabilelor cu structură MASTER-SLAVE cu inversor - bistabilelor cu structură MASTER-SLAVE cu legături de interzicere 4.4 Analiza numărătoarelor asincrone: <ul style="list-style-type: none"> - cu numărare prin incrementare - cu numărare prin decrementare – reversibile - cu capacitate arbitrară de numărare 4.5 Analiza numărătoarelor sincrone: <ul style="list-style-type: none"> - cu numărare prin incrementare - cu numărare prin decrementare - reversibile - cu capacitate arbitrară de numărare 4.6 Registre de deplasare: <ul style="list-style-type: none"> - de la stînga la dreapta - de la dreapta la stînga 4.7 Registre de memorie. 4.8 Registre universale.</p>

Unități de competență	Unități de conținut
5. Memorii semiconductoare	
<p><i>UC5.</i> Implementarea memoriilor semiconductoare</p> <ul style="list-style-type: none"> - selectarea memoriilor pe baza caracteristicilor conform criteriilor specificate - explicarea modului de adresare a memoriei - conectarea memoriei într-un sistem cu microprocesor - scrierea datelor în memorie - citirea datelor din memorie - programarea memoriilor - extinderea capacității memoriilor 	<p>5.1 Memorii semiconductoare:</p> <ul style="list-style-type: none"> - Tipuri de memorii. - Parametrii memoriilor - Organizarea memoriei - Adresarea memoriilor <p>5.2 Memorii de tip ROM:</p> <ul style="list-style-type: none"> - Programarea prin mască Mask ROM - Programarea de către utilizator PROM EPROM și EEPROM - Memoriile Flash <p>5.2 Memorii de tip RAM:</p> <ul style="list-style-type: none"> - Memoriile RAM statice (SRAM) - Memorii statice RAM asincrone - Memoriile RAM dinamice (DRAM) - Împrospătarea memoriilor DRAM <p>5.3 Extinderea capacității memoriilor.</p>
6. Circuite de conversie	
<p><i>UC6.</i> Identificarea circuitelor de conversie</p> <ul style="list-style-type: none"> - distingerea tipurilor de convertoare. - analizarea principiului de funcționare al convertoarelor. - examinarea utilizării convertoarelor în diverse aplicații. 	<p>6.1 Convertorul analog-numeric</p> <ul style="list-style-type: none"> - Definirea noțiunilor de bază; - Parametrii convertorului AD; - Seriile de circuite utilizate; <p>6.2 Convertorul numeric-analogic</p> <ul style="list-style-type: none"> - Definirea noțiunilor de bază; - Parametrii convertorului DA; - Seriile de circuite utilizate;

VI. Repartizarea orientativă a orelor pe unități de învățare

Nr. crt.	Unități de învățare	Numărul de ore			
		Total	Contact direct		Lucrul individual
			Prelegeri	Practică/ Seminar	
1.	Circuite analogice	18	4	4	10
2.	Bazele algebrei logice	18	6	-	12
3.	Circuite logice combinaționale	30	10	10	10
4.	Circuite logice secvențiale	24	10	4	10
5.	Memorii semiconductoare	14	6	-	8
6.	Circuite de conversie	16	4	2	10
	Total	120	40	20	60

VII. Studiu individual ghidat de profesor

Materii pentru studiul individual	Produse de elaborat	Modalități de evaluare	Termeni de realizare
1. Circuite analogice			
1.1. Amplificatorul operațional. 1.2. Amplificatorul diferențial în conexiunea Darlington 1.3. Surse de tensiune stabilă. 1.4. Principiul de funcționare a amplificatorului operațional $\mu A741$.	Referat	Comunicare	Săptămâna 3
2. Bazele algebrei logice			
2.1. Transferul numerelor în diverse sisteme de numerație 2.2. Forme de reprezentare a funcțiilor logice 2.3. Minimizarea funcțiilor logice prin metoda analitică	Studiu de caz	Prezentare produs final	Săptămâna 5
2.4. Minimizarea funcțiilor logice cu ajutorul diagramei Karnaugh.	Studiu de caz	Prezentare produs final	Săptămâna 6

Materii pentru studiul individual	Produse de elaborat	Modalități de evaluare	Termeni de realizare
3. Circuite logice combinaționale			
3.1. Implementarea funcțiilor logice cu porți logice 3.2 Sinteza circuitelor logice cu o singură ieșire (2ȘI-NU, 2 SAU-NU) 3.3 Sinteza decodicatorului 3.4 Sinteza multiplexorului 3.5 Sinteza demultiplexorului 3.6 Sinteza comparatorului numeric 3.7 Detectorul de paritate 3.8 Sinteza sumatorului cu transport anticipat	Studiu de caz	Prezentare produs final	Săptămâna 8
4. Circuite logice secvențiale			
4.1 Sinteza bistabilelor 4.2 Conversia circuitelor basculante bistabile 4.3 Numărătoare asincrone cu modul diferit de numărare 4.4 Numărătoare sincrone cu modul diferit de numărare 4.5 Registre de memorie 4.6 Registre de deplasare	Studiu de caz	Prezentare produs final	Săptămâna 10
5. Memorii semiconductoare			
5.1 Memorii semiconductoare. Parametrii. Funcționarea memoriilor 5.2 Memorii RAM 5.3 Memorii ROM	Prezentare	Derulare de prezentări	Săptămâna 13
6. Circuite de conversie			
6.1 Circuite de conversie - Convertoare analog-numerice -Convertoare numeric-analogice	Prezentare	Derulare de prezentări	Săptămâna 15

VIII. Lucrările de laborator recomandate

1. Amplificatoare operaționale
2. Amplificatoare de putere
3. Implimentarea funcțiilor logice cu circuite logice TTL, C-MOS
4. Circuite logice C-MOS
5. Circuite din seria codificatoare și decodificatoare
6. Circuite din seria multiplexoare și demultiplexoare
7. Circuite din seria sumatoare
8. Circuite basculante bistabile
9. Circuite din seria numărătoare
10. Circuite de conversie.

IX. Sugestii metodologice

Pentru realizarea demersului educațional în cadrul curriculumului disciplinar Circuite analogice și digitale, este necesară o abordare complexă a procesului instructiv-educativ prin îmbinarea eficientă a resurselor didactice.

Autorii curriculumului recomandă utilizarea următoarelor metode și tehnici tradiționale și interactive pentru realizarea orelor de contact direct, pe unități de învățare după cum urmează:

Circuitelor analogice: demonstrare, explicație, conversație, observație, modelare, simulare, etc.

Bazele algebrei logice: exercițiu, studiu de caz, demonstrare, conversație dirijată, explicație, etc.

Circuite logice combinaționale și secvențiale: studiu de caz, conversație dirijată, explicație, demonstrare, simulare, modelare, etc.

Pentru organizarea și desfășurarea lecțiilor practice se aplică metode care se axează pe scopuri de formare a competențelor specifice disciplinei.

În scopul învățării centrate pe elev, profesorul trebuie să adapteze strategiile de predare la stilurile de învățare ale elevilor (auditiv, vizual, practic) și să diferențieze sarcinile și timpul alocat rezolvării lor prin:

- Gradarea sarcinilor de la simplu la complex utilizând fișe de lucru.
- Fixarea unor sarcini deschise, pe care elevii să le abordeze la niveluri diferite.
- Prezentarea temelor în mai multe moduri (raport, discuție, grafic).
- Utilizarea unor metode active-interactive (învățare prin descoperire, învățare problematizată, învățare prin cooperare, joc de rol, simulare).
- Utilizarea calculatorului pentru obținerea de informații și utilizarea unor softuri educaționale specifice domeniului.

Pentru atingerea competențelor dorite, activitățile de învățare - predare vor avea un caracter activ, interactiv și centrat pe elev, cu pondere sporită pe activitățile de

învățare (nu pe cele de predare), pe activitățile practice (mai puțin pe cele teoretice) și pe activitățile privind dobândirea abilităților sociale.

X. Sugestii de evaluare a competențelor profesionale

Pentru evaluarea competențelor incluse în programa de învățământ la disciplina Circuite analogice și digitale se recomandă utilizarea unor metode și instrumente moderne de evaluare:

- Fișe de lucru (în clasă, acasă)
- Fișe de autoevaluare
- Fișe cu itemi rezolvare de probleme, itemi de completare, itemi cu alegere multiplă, itemi cu alegere duală
- Miniproiectul prin care se evaluează metodele de lucru folosite de elev, utilizarea eficientă a bibliografiei, materialelor și echipamentelor din dotare, modul de organizare a ideilor și resurselor materiale, acuratețea tehnică a execuției

▪ Portofoliul, ca instrument de evaluare flexibil, complex, integrator, ca o modalitate de înregistrare a performanțelor elevilor pe o anumită durată de timp.

Evaluarea formativă, continuă și regulată în orele de tehnologii permite atât profesorului cât elevului să cunoască nivelul de achiziție a competențelor, să identifice lacunele și cauzele lor, să facă remedierile care se impun în vederea reglării procesului de predare / învățare.

Pe parcursul modulului se realizează evaluare continuă, prin aplicarea instrumentelor de evaluare continuă (probe scrise, probe orale, probe practice), iar la sfârșitul lui se realizează evaluare finală (examen), pentru verificarea atingerii competențelor.

XI. Resursele necesare pentru desfășurarea procesului de studii

Cerințe față de sălile de curs	
Pentru orele teoretice	Sală de clasă cu laptop și proiector
Pentru orele de laborator	1. Calculatoare (10 buc.) 2. Soft-ri de simulare Multisim și ElectronicsWorkBench.
Cerințe tehnice	
Parametri tehnici minimi ale calculatorului	Procesor: 2 GHz Memorie operativă: 2 GB Unitate de stocare: 200 GB Afișaj și grafică: size: 22'', resolution: 1366x768 Network: Ethernet, 100 Mb
Software	Sistem de Operare Microsoft Windows XP

XII. Resursele didactice recomandate elevilor

Nr. crt.	Denumirea resursei	Locul în care poate fi consultată/ accesată/ procurată resursa	Numărul de exemplare disponibile
1.	N. Gheorghe Toacșe, Dan Nicula. Electronica Digitală - Dispozitive, Circuite, Proiectare (Vol I, Vol II), Ed. Tehnică, 2005.	Bibliotecă	20
2.	S. Ionel Introducere practică în electronică. Timișoara, Editura de vest 1994, 336p	Bibliotecă	10
3.	E. Nicolai Radiotehnica vol. III. București Intergraph 1989, 374p.	Bibliotecă	3
4.	Barry Wilkinson „Electronica Digitală” Bazele proiectării. Traducere de Dan Tudorașcu. Teora 2002, 190p	Bibliotecă	4
5.	G. Ștefan Circuite integrate digitale. București Intergraph 1993, 406p.	Bibliotecă	5
6.	http://wiki.dcae.pub.ro/index.php/Circuite_Integrate_Digitale_(laborator)	internet	
7.	http://www.magearu.ro/Ftp/Datasheet_1/Circuite_integrate/indrumator_CI_Digitale1.pdf	internet	
8.	http://www.unibuc.ro/prof/dinca_m/miha-p-dinc-elec-manu-stud/docs/2012/oct/29_20_09_24cap_16.pdf	internet	